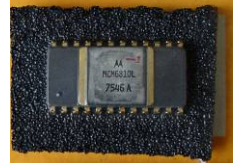


SIWE nr.: 271	<b>Motorola Evaluation Kit M6800</b>
Doel:	“Evaluation kit” voor Microcomputer systemen
Type:	M6800-serie



**MC6830L7 1024 X 8-BIT READ ONLY MEMORY (ROM)**  
Contains a program (MIKBUG<sup>1</sup>) to load, display and output data for the M6800 microcomputer system.



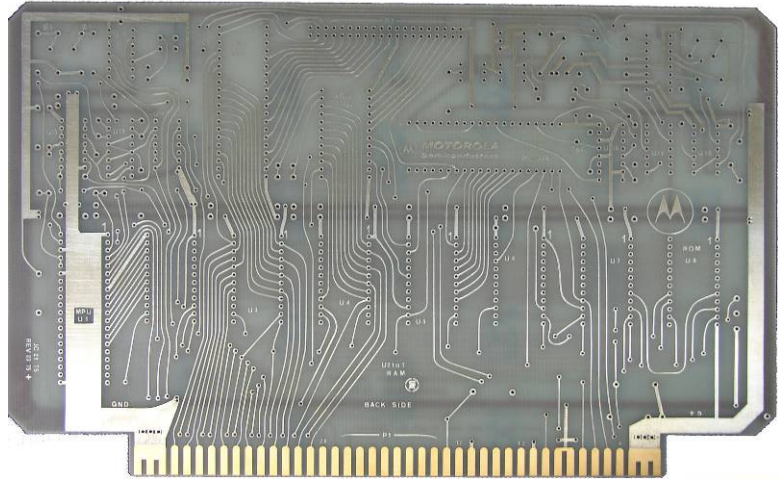
**MC6810L1 128 X 8-BIT RANDOM ACCESS MEMORY (RAM)**  
Providing random storage in byte increments for bus-organized systems. Memory expansion is through 6 Select Inputs — four active low, two active high.



**MC6820 PERIPHERAL INTERFACE ADAPTER (PIA)**  
Providing universal means of interfacing peripheral equipment to the MPU through two 8-bit, bidirectional data buses and four control lines.



**MC6850 ASYNCHRONOUS COMMUNICATIONS INTERFACE ADAPTER (ACIA)**  
Provides data formatting and control to interface serial asynchronous data communication to the bus-organized M6800 Microprocessor.



Bouwer:	Motorola
Bouwjaar:	1974
Afkomst:	?
Afmetingen:	BxLxH: 27x29x5 cm
Gewicht:	1,3 kg
Materiaal	Kaft met beschrijving, chips en printplaat
Werkwijze:	Dit document bevat 7 chips om een MC6800 (8-bit computer) te bouwen en aldus te leren gebruiken. ( <a href="http://www.computinghistory.org.uk/det/16764/The-Motorola-M6800-Microcomputer-Systems-Design-Evaluation-Kit/">http://www.computinghistory.org.uk/det/16764/The-Motorola-M6800-Microcomputer-Systems-Design-Evaluation-Kit/</a> ) De documentatie voor elk der chips is aanwezig. Achteraan in de kaft is een dubbelzijdige insteekprint (zie foto) voorhanden om deze chips erop te solderen (er zijn geen sockets voorzien). Een op deze wijze gebouwd print ziet eruit als op: <a href="http://www.68bits.com/mek6800d1.html">http://www.68bits.com/mek6800d1.html</a> en <a href="http://www.68bits.com/images/mek6800d1/mek6800d1-02-533x416.jpg">http://www.68bits.com/images/mek6800d1/mek6800d1-02-533x416.jpg</a>
Staat:	Nooit gebruikt, goed
Opmerking:	
Nwe bestem.:	eigendom A.M. (in bewaring bij A.B.)
Opmaak:	A.M.en A.B. . op 13.10.2012 - laatste aanpassing